

Nakijkmodel ELECS10:

| Criteria | Weging | Goed(10) | Voldoende(7) | Twijfelachtig(4) | Onvoldoende(1) |
|--|--------|---|---|---|--|
| Je bent in staat om in VHDL een hardware module te ontwerpen en implementeren met een memory bus interface zodat deze module, vanuit een soft of hard core processor, memory mapped te programmeren is. | 15 | Leerdoel is overtuigend aangetoond met een originele applicatie (zie voetnoot 1). | Leerdoel is aangetoond met een kleine variatie van de weekopdracht (zie voetnoot 1). | Er is een poging gedaan om dit leerdoel aan te tonen maar de opgeleverde code werkt niet of bevat meerdere fouten. | Ontbreekt of is vrijwel volledig onjuist |
| Je bent in staat om een embedded systeem op een FPGA te ontwerpen en implementeren bestaande uit een soft core, software, bestaande hardware modules en zelf in VHDL geïmplementeerde hardware modules. | 30 | Leerdoel is overtuigend aangetoond met een originele applicatie. | Leerdoel is aangetoond met een kleine variatie van de weekopdracht. | Er is een poging gedaan om dit leerdoel aan te tonen maar de opgeleverde code werkt niet of bevat meerdere fouten. | Ontbreekt of is vrijwel volledig onjuist |
| Je bent in staat om op dit embedded systeem een RTOS toe te passen. | 15 | Leerdoel is overtuigend aangetoond met een originele applicatie. | Leerdoel is aangetoond met een kleine variatie van de weekopdracht. | Er is een poging gedaan om dit leerdoel aan te tonen maar de opgeleverde code werkt niet of bevat meerdere fouten. | Ontbreekt of is vrijwel volledig onjuist |
| Je bent in staat om een embedded systeem op een FPGA te ontwerpen en implementeren bestaande uit een hard core, software die draait onder Linux, bestaande hardware modules en zelf in VHDL geïmplementeerde hardware modules. | 30 | Leerdoel is overtuigend aangetoond met een originele applicatie. | Leerdoel is aangetoond met een kleine variatie van de weekopdracht. | Er is een poging gedaan om dit leerdoel aan te tonen maar de opgeleverde code werkt niet of bevat meerdere fouten. | Ontbreekt of is vrijwel volledig onjuist |
| Je bent in staat om te beslissen of bepaalde functionaliteit van een embedded applicatie beter op een soft core, op een hard core of in hardware geïmplementeerd kan worden. | 10 | Leerdoel is overtuigend aangetoond met behulp van meetingen en/of simulaties. Conclusies zijn correct en onderbouwd met berekeningen. | Leerdoel is aangetoond met behulp van correcte schattingen en berekeningen maar er zijn geen metingen of simulaties uitgevoerd of deze zijn niet correct. | Leerdoel is aangetoond met behulp van schattingen en berekeningen of met metingen en simulaties maar deze bevatten meerdere fouten. | Ontbreekt of is vrijwel volledig onjuist |

Totaal

100

Voetnoot 1: Bij het goedkeuren van de eindopdracht wordt vastgesteld of het een originele applicatie of een kleine variatie van een weekopdracht betreft.